

专题报告

高性能计算机的关键技术和发展趋势

金怡濂， 黄永勤， 陈左宁， 桂亚东， 漆锋滨

(国家并行计算机工程技术研究中心, 北京 100080)

[摘要] 介绍高性能计算机的关键技术和发展趋势。简要回顾高性能计算机的发展历史和当前形势，重点讨论大规模并行处理（MPP）所面临的挑战，包括可扩展性、友善性和可用性。介绍神威高性能计算机及其应用情况，并对如何发展我国高性能计算机提出一些初浅的看法。

[关键词] 大规模并行处理；系统软件；并行编译；系统效率；可扩展性；可用性

1 引言

高性能计算机自诞生以来已走过了漫长的历程，在1964—2000年的36年中，运算速度从1 Mflop/s提高到12 Tflop/s，高性能计算机不仅在运行速度上提高了7个数量级，而且在体系结构、软硬件技术、算法和应用等方面都发生了巨大的变化。现代科学技术没有哪一项像计算机发展如此迅猛，更新换代如此迅速。由于科学和工程计算需求的牵引，以及正在发展的知识经济的驱动，高性能计算机的发展是永无止境的，提高计算机的运算速度是计算机发展中永恒的主题。如今，计算机科学家和工程师们计划在2005~2010年把高性能计算机的运算速度提高到拍次每秒。实现这样的宏伟目标，决不是一帆风顺的。当前，高性能计算机突破了太量级以后，正面临着极其严峻的挑战。

2 举世瞩目的30年

在过去的30多年中，高性能计算机经历了三个发展阶段，即萌芽阶段、向量机鼎盛阶段和大规模并行处理机（MPP）蓬勃发展阶段。

2.1 萌芽阶段（1964—1975年）

萌芽阶段有代表性的计算机包括1964年的CDC 6600、70年代初的ASC和STAR-100向量机、1974年的ILLIAC-IV并行机。CDC 6600被认为世界上第一台巨型机，运算速度1 Mflop/s。STAR-100是世界上最早的向量机，由于研制周期长，所采用的技术如磁芯存储器等在机器研制完成时已落后，未能进入市场。ILLIAC-IV是最早的SIMD阵列计算机，原计划由4个象限共256个处理单元组成，实际只安装了一个象限，由于其编程模式与当时使用的大型机大相径庭，程序员必须考虑问题的规模如何与固定的机器规模相适应，加上机器稳定性差，使该机未能得到推广。

2.2 向量机鼎盛阶段（1976—1990年）

1976年Cray公司推出Cray-1向量机，开始了向量机的发展阶段。在短短10多年中，相继出现了Cray-2、Cray-XMP、Cray-YMP和Cray-C90，DEC公司的VAX 9000，Convex公司的C 3800系列，NEC公司的SX系列，富士通公司的VPP系列等。向量机得以发展的原因是向量处理对提高机器运算速度十分有利，主要表现在：

1) 有利于流水线的充分利用，可以缩短周期，提高主频；

- 2) 有利于多功能部件的充分利用,特别是“链接”功能增加了并行处理能力;
- 3) 减少了程序中辅助指令条数,缩短了程序运行时间。

到 80 年代,出现了并行向量多处理器(PVP),依靠并行处理,进一步提高运算速度。向量机成为当时高性能计算机的主流产品,占领了高性能计算机 90 % 的市场。然而,事物的发展总有一定的限度。到 80 年代末, SX-3 时钟周期已达到 2.9 ns,时钟周期进一步提高难度很大。Cray-3 机,时钟周期 2 ns,进度一再推延,样机完成后难以形成产品。SSI 公司研制的 SS-1 向量机,计划时钟周期为 1 ns,也因困难大而中止。

2.3 MPP 蓬勃发展阶段 (1990—)

90 年代开始, MPP 摆脱了多年来徘徊不前的

局面,开始走向大发展。各种新技术层出不穷,如虫孔寻径技术、微内核操作系统、并行编译等。这一时期出现了若干代表机型:BBN 公司的 TC 2000, Intel 公司的 Paragon, TMC 公司的 CM-5, KSR 公司的 KSR-1, Cray 公司的 T3D, IBM 公司的 SP2 等。1996 年是 MPP 的丰收年,推出的 MPP 包括: Cray 公司的 T3E^[1], Hitachi 公司的 SR 2201, SGI 公司的 Origin 2000^[2], HP/Convex 公司的 SPP 2000 和 Intel 公司的 ASCI Red。其中,1996 年 12 月宣布的 ASCI Red,第一次将运算速度提高到太次每秒以上。截止 2000 年 11 月,世界上已有 18 台太次每秒机,其中包括一台商用系统,7 台 Linpack 性能超过 1 Tflop/s。TOP 500^[3]的前 10 台均为 MPP, MPP 已成为高性能计算机的主流产品。表 1 列出了 TOP 500 前 5 台高性能计算机。

表 1 TOP 500 前 5 台高性能计算机 (据 2000 年 11 月 TOP 500)
Table 1 TOP 5 high performance computers (from TOP 500 Nov. 2000)

型号	公司	国家	年度	处理器 数量	峰值速度 /Gflop·s ⁻¹	LINPACK 速度 /Gflop·s ⁻¹
ASCI White	IBM	美国	2000	8 192	12 288	4 938
ASCI Red	Intel	美国	1999	9 632	3 207	2 379.6
ASCI Blue Pacific	IBM	美国	1999	5 808	3 868	2 144
ASCI Blue Mountain	SGI	美国	1998	6 144	3 072	1 608
SP/Power 3	IBM	美国	2000	1 336	2 004	1 417

2 MPP 发展形势

高性能计算的需求是永无止境的,如全球气候予测、石油勘探、核武器模拟、航空航天设计、人类基因研究、生物科学研究等均需要更高性能的计算机。美国能源部(DOE)的 ASCI 计划是一个很好的例证^[4]。该计划是在全面禁止核试验的情况下,美国为了保持它的核威慑能力和核垄断地位而提出的一项“先进战略计算创新”计划。通过 ASCI 计划,美国用计算的方法代替核试验的方法,以数字方程和三维建模仿真核武器爆炸的效果,确保现有库存核武器的性能、安全和可靠性,并希望使库存核武器的寿命远远超过它们的设计寿命。ASCI 计划共投资 10 亿美元,先后研制 5 台 1~100 Tflop/s 的高性能计算机。第一台是上面已提及的 ASCI Red, 1.8 Tflop/s, 1996 年宣布, 1999 年升级至 3.2 Tflop/s。1999 年还完成了 2 台 3 Tflop/s

的机器,一台为 IBM 公司研制的 Blue Pacific 机,另一台为 SGI 公司研制的 Blue Mountain 机。2000 年 IBM 公司完成了 12 Tflop/s 的 ASCI White 机,IBM 和 Compaq 公司将于 2003 年分别完成 30 Tflop/s 机,预计 2004 年 100 Tflop/s 机将问世(见表 2),2005 年 IBM 公司 1 Pflop/s 的 Blue Gene 专用机将研制成功。为了解决 10100 Tflop/s 的关键技术,DOE 推出了 ASCI 的一个补充计划,即 Path-forward 计划^[5]。该计划拟解决 4 项关键技术,即:可扩展互连技术;分布并行操作系统;并行程序调试和性能监测环境;大容量数据存储技术。

美国国防部(DOD)提出的“高性能计算现代化计划(HPCMP)”,旨在以高性能计算为手段将最新的科学技术尽快用于提高武器性能、提高战斗能力和防卫系统的水平。计划分 10 个领域,如计算流体动力学,计算化学和材料科学、大气/海洋建模和模拟等,都需要更高性能的计算机。

表2 未来5年内30~100 Tflop/s的高性能计算机

Table 2 30~100 Tflop/s high performance computers in the next 5 years

型号	公司	安装地点	处理器数量	峰值速度/Tflop·s ⁻¹	完成年限
ASCI Q (T30)	Compaq IBM	美国 LANL 美国 LLNL	12 000 10 240	30 30	2001~2003 2002~2003
SC20480 (T100)	Compaq Compaq/SGI/Sun/IBM	美国 SNL 美国 LANL	20 480 10 240	51.2 100	2004年以后 2003年以后

从系统结构的分类来看，高性能计算机除了传统的 SMP、PVP、MPP 外，还有一些新的动向：
a. 定制高性能向量 CPU 构造 PVP 系统仍在发展，日立 SR 8000 是一台高性能 PVP 系统，在 TOP 500 前 20 名中占有 4 台，其定制 CPU 采用伪向量机制实现向量功能，性能为 12 Gflop/s，是当前商用 CPU 性能的 10 倍。
b. 由用户购买 PC 机/工作站自行搭建的 Beowulf 系统开始涌现。Sandia 国家实验室搭建的 Cplant 系统是一个例子。该系统用商用互连硬件 Myrinet 将 580 个 Alpha 工作站连接起来，以 Linux 为操作系统，峰值性能达 580 Gflop/s，在 TOP 500 中已排在第 84 位，该系统正向 1 600 个 CPU 扩展。
c. 采用商用 SMP (SSMP) 构造 Cluster 系统逐步成为较流行的方法^[6]。为了区别于 Beowulf 系统，TOP 500 将其分类为 Constellation，仍然是群集的概念。Blue Mountain 属于这一类型。

4 MPP 关键技术

MPP 继续发展的关键技术主要在于以下三个方面：可扩展性、友善性和可用性。

4.1 可扩展性

MPP 在规模越来越大时，可扩展性问题突出表现在体系结构、系统软件和并行算法三个方面。
4.1.1 体系结构的可扩展性 摩尔定律在今后十多年中仍将成立，微处理器的内部工作频率越来越高，加之超标量、超流水线和同时多线程 (SMT) 等技术的使用，使 CPU 芯片性能不断提高。而互连网络的带宽和延迟很难与结点运算能力相匹配。此外，用户级点对点的消息传送产生较大的软件开销，用户的可见带宽比网络物理带宽低。

体系结构的可扩展性直接影响整机系统的效率。MPP 规模越来越大，数千个至数万个处理机构成一个大系统。系统效率下降的原因除了网络通信能力与结点运算能力不匹配以外，还因为系统规

模扩大后原子操作、锁操作所用的时间也增大。在大系统中程序的并行部分运算时间缩短，串行部分运算时间比例增大，也对效率发生很大影响。

解决体系结构可扩展性的关键之一是提高互联网络的性能，并采用各种降低延迟和隐藏延迟的技术。ASCI Path forward 计划将高速互联网络列为首要难题，投资 1 000 万美元在“千兆位系统网络”项目上。表 3 所列指标是为研制 10~100 Tflop/s 系统必须达到的网络延迟要求，远程存储访问要压缩到 100~200 个 CPU 周期，比当前的网络通信水平要提高一个数量级。

表3 ASCI Pathforward 计划对网络延迟的要求

Table 3 ASCI Pathforward requirements
for network latency

年份	1996~1998	1998~2000
邻近结点/CPU 周期数	300~500	30~50
远离结点/CPU 周期数	1 000	100~200

降低延迟的技术是从体系结构、硬件实现和操作系统方面尽可能减少点到点的传输延迟。相关技术有：采用 NUMA 结构或 CC-NUMA 结构；增大 Cache 和本地存储器容量；避开 TCP/IP 协议，旁路 OS，结点间通信在用户层实现，如 VIA 和 ST；用硬件实现广播、归约、置换、以及轻量级全局同步，提高全局操作的速度。

隐藏延迟的技术是借助通信与计算并行、通信与通信重迭等手段使访存延迟不直接影响结点的计算，同时充分利用程序的局部性特征进行空间域优化和时间域优化，将多数远程访问转化为近地访问，使远程访问的比例减到最小。其方法有：指令流水；数据预取技术；数据流缓冲机制；多线程机制；伪向量机制；消息重叠；数据重分布技术；动态页面迁移和复制技术等。

4.1.2 系统软件的可扩展性 操作系统面对数万个 CPU 或数千个结点的系统，必须设计成可扩展、可移植、标准化的分布并行操作系统，这是十分困难的。首先要解决集成的全系统范围的资源分配和管理问题。面对 NUMA 结构下极其庞大又分布的系统资源，资源分配、管理和调度策略将决定系统中所有资源是否能最充分的利用，系统各部分是否能最充分的并行，并且为此付出的系统开销能减少到最小^[7]。其次要解决大系统中操作系统的层次化问题，如基本结点内、超结点内和超结点间操作系统的功能划分和相互协调问题，并解决从最基本系统到最大系统的无缝可扩展问题。

并行编译器的优化问题，是提高机器效率的另一个关键问题。并行编译器要对应用程序进行全局指令流、数据流分析，分析指令相关性和数据局部性，采用多种优化措施，充分发挥体系结构提供的功能和特点，获得高效性。当前，高性能计算机走向消息传送与共享存储相结合的混合结构，给并行编译增添了新的手段，同时也增加了新的难度^[8]。

4.1.3 并行算法的可扩展性 当前，相关性较强的问题在并行计算机上求解仍面临许多难题。如高度稀疏矩阵课题，并行效率仍较低。另一方面，高性能计算机在今后 10 年内将发展到 $(1 \sim 10) \times 10^4$ 个 CPU，需要将问题分解为具有百万路以上的并行性，并行计算方法的研究是至关重要的。同时，要研究适应今后主流体系结构的优化算法，如何在算法中设法减少通信延迟，采取计算与通信重叠的措施，以达到高效计算的目的。

4.2 友善性

4.2.1 提供单一系统映像 无论系统多么庞大，存储器层次、互连网络及 I/O 系统多么复杂，用户使用起来都像使用微机一样方便，这就是单一系统映像的最终目的。单一系统映像的含义包括多方面，如单一文件系统、单一用户登录结构、单一进程管理、单一存储空间等。目前在系统规模很大时解决单一系统映像问题仍是一大难题。

4.2.2 人机友好的编程环境 它包括高性能并行编译器和高效的调试环境和性能监测工具。并行语言需要解决标准化和可移植性问题，今后一个时期的重点是支持“结点共享”或分层的多级分布共享存储系统的标准可移植语言。在 MPP 规模很大时，其调试环境和监测工具的友善性和方便性也是一大难题，其标准化工作也应予以高度重视。

4.3 可用性

可用性是在硬件系统可靠性的基础上，借助软件技术提高系统可用程度的度量。由于硬件元器件固有的失效率和系统中不可避免的偶发性故障，大规模并行计算机的平均故障间隔时间已经下降到数天甚至数小时，可靠性问题变得十分严重。必须采取更有效的可靠性措施，存储器系统和重要的数据通路实行全面的 ECC 校验，其他一些部分采用奇偶校验或 CRC 校验。对于消息具有错误后重发功能，硬软件相配合实现错误后复算功能。分布于全系统的维护诊断电路能通过状态监测和边界扫描全面统计和分析系统的故障情况。

在硬件可靠性措施基础上，通过软件进一步提高系统可用性。如保留恢复功能、动态故障隔离功能、自动降级运行并在硬故障消除后自动回复的功能等行之有效的方法，但增加系统设计的复杂性。

综上所述，大规模并行计算机可扩展性、友善性和可用性的提高，有赖于并行算法、程序设计、编译技术、体系结构、系统硬件和系统软件等方面的努力。

5 神威高性能计算机

由国家并行计算机工程技术研究中心研制的神威高性能计算机是一个可扩展的大规模并行处理系统。

5.1 概况

该系统采用同构、分布共享主存储器、平面格栅网体结构，由主机系统、前端系统、磁盘阵列系统和软件系统组成。其结构框图如图 1 所示。主机系统包括一个可缩放的 12×12 平面格栅网、96 个运算结点、8 个前端结点、16 个 I/O 结点、维护管理系统和电源系统。每个运算结点包括 4 个单元处理机和 1 个消息处理机，前端系统包括 6 台前端机、2 个系统控制台，磁盘阵列系统包括 16 台磁盘阵列。

运算结点是系统完成运算功能的主体部件。每个单元处理机由高性能微处理器、片外 Cache、128 MB 局部存储器、高带宽内部总线等构成。消息处理机实现单元处理机与外部的通信和数据传送，并与单元处理机的运算重叠进行；同时实现运算结点间的广播、归约等全局操作和轻量级全局“与”同步；完成一组结点间的数据重分布功能。

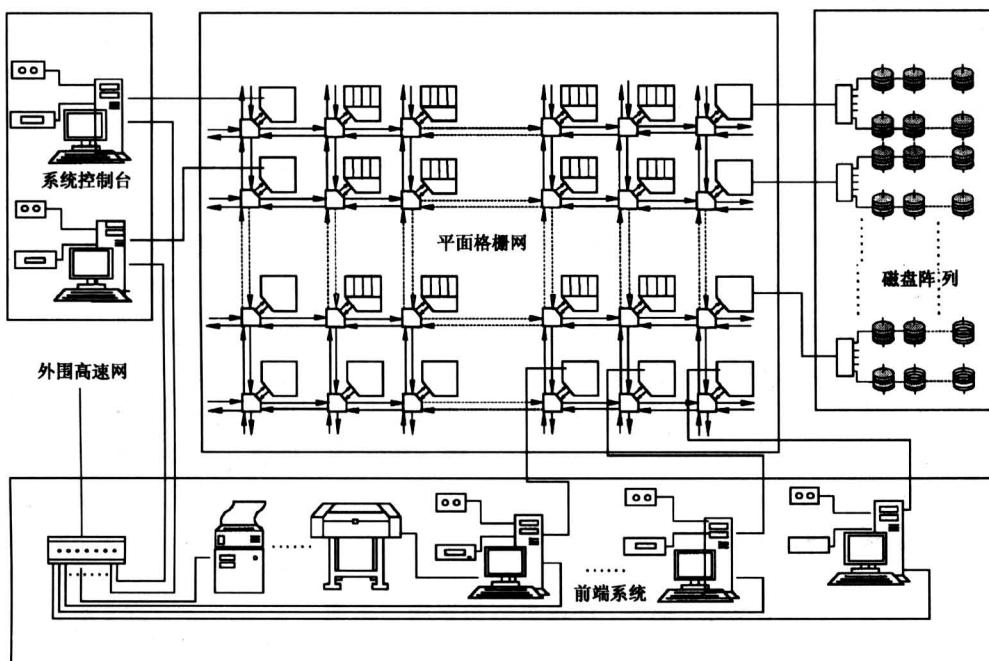


图1 神威高性能计算机结构框图

Fig.1 Block diagram of Sunway high performance computer

平面格栅网将所有运算结点、I/O 结点及前端结点连成一个有机整体。Y 方向 12 个结点中，8 个用于运算结点，4 个用于 I/O 结点及前端结点。通过 X 方向的扩展实现不同规模的系统。它采用 Wormhole 传输技术，支持结点间的高速通信；支持网络的分割与重构；支持任意长度消息包的传输；并具有网络路由容错和数据校验功能。

I/O 结点用来管理外存储器系统（磁盘阵列），提供系统文件服务。I/O 结点由高速处理器、存储器、Mesh 网接口适配器和 SCSI - 2 接口适配器等组成。除磁盘阵列外也可挂接其它具有 SCSI 接口的外围设备。

前端系统由前端机网关，前端机（含前端机工作站、可视化工作站、系统控制台）和周边设备组成，提供人机交互界面和网络功能。前端机系统的主体是前端的高性能工作站，它通过接口适配器与主机系统的前端机网关相连接。一个前端机网关与一台前端机工作站构成一个前端结点。

软件系统的组成和功能：

- 操作系统为自行研制的、采用 Mach 微内核技术、并保持与 OSF/1 系统兼容的分布式并行操作系统；
- 支持多种文件系统及并行 I/O；

- 交互式和批式作业管理；
- 多种目前流行的并行程序设计语言：并行 C、HPF、OpenMP、Java；

- 并行程序开发和支持环境：PPME、MPI、PVM 和科学计算软件库；为用户开发并行程序提供了易于使用、方便灵活、直观清晰、功能丰富的综合性工具集，基于 Motif 界面，提供对系统效率、状态以及操作系统行为的动态监测及系统组合切割等功能；

- 远程用户环境；
- 网络安全接入系统；
- 分布式数据库管理系统；
- 科学计算可视化系统；
- 维护管理系统和诊断系统。

5.2 特点

神威高性能计算机具有如下特点：

1) 采用分布共享体系结构提高系统总体性能

神威机采用分布共享存储体系结构，各类不同的功能模块通过高速互连网连接起来，支持 NCC - NUMA 全局共享。分布式并行操作系统实现全局协调一致的运行和管理。结构上的分布特性保证系统可扩展、可分割；逻辑上的共享特性使系统更具透明性和可编程性。

2) 减少消息传递开销实现高速并行处理 采用消息处理机及高速路由器，减少消息传递的延迟时间和开销。系统提供全局操作和同步机构，提高了系统的协同操作能力，加速程序执行速度。

3) 具有多种编程模式提高系统可编程性 同时支持消息传送型、分布共享型以及结点共享型三种并行程序模式，以满足不同用户开发大规模并行计算程序的需求。

4) 设计结构新颖的操作系统支持系统扩展 操作系统采用两级分布式结构和多虚空间多重映射与主动消息相结合的技术，实现了在分布式共享结构下操作系统的可扩展性。

5) 采用多种优化技术提高系统效率 采用相关性分析、数据流分析、通讯优化和数据重分布等

多种优化措施，提高并行程序的执行效率。

6) 采用自顶向下分层设计实现系统单一映像 系统实现了单一文件系统、单一 IP 登入、单一存储空间、单一任务控制管理、单一资源和系统管理。提高系统的友善性。

7) 实施高密度组装 它确保系统性能和可靠性神威机大板面高密度的印制板和表面安装技术对于减少信号传输延迟、提高系统性能起到了重要作用，同时对系统质量和可靠性起了保证作用。

5.3 应用

神威机为我国高端计算提供了良好的计算平台，在气象、石油、药物、航空航天等方面获得了可喜的应用，如表 4 所示。

表 4 神威机应用课题一览表

Table 4 Schedule of Sunway's applications

课题名称	课题简述	单位名称
中尺度数值预报（MM5）		
集合数值天气预报		
全球谱模式系统（T213）		
登陆台风的中尺度暴雨机制	模拟北上登陆台风降水	
季节预测大气环流模式研究	中国气象局“九五”攻关项目的一部分	
下垫面异常对我国气候影响研究	了解和认清影响我国短期气候的下垫面物理因子	
98 松嫩流域致洪暴雨机理分析	用 MM5 进行数值模拟分析松江、嫩江暴雨发生机理	
T106L19 业务备份	T106L19 业务备份系统生成格垫场库	中国气象局国家气象中心
CCM3	全球大气环流谱模式	
中国气象局“九五”攻关项目	研究并行的短期气候预测大气模式	
中国气象局“九五”攻关项目	研制调试海气耦合模式的并行版本	
EPS 检验及新产品开发研究		
强对流天气的机理研究		
动力延伸预报业务并行化		
稀土高新技术材料设计		北京大学化学与分子工程学院
再入飞行器稳定性数值计算		
从稀薄流到连续流统一算法		国家流体力学实验室
高性能并行软件系统	并行程序测试	中国科学院软件研究所
治疗重要疾病创新药物先导化合物的发现和优化		
CNEGO	抗老年痴呆症与 ACHE 酶的生物分子动力学模拟	中国科学院上海药物研究所
CNBUILD	化学药物设计软件	
分子力学模拟		沈阳金属研究所
电子与固体表面相互作用的数值模拟		中国科技大学
可压缩混合层湍流流场的直接数值模拟	数值模拟	
可压缩射流的直接数值模拟	数值模拟	
槽道湍流的直接数值模拟	数值模拟	中国科学院力学研究所
CNCHEM	分子生物学模拟软件包	
CNDOCK	药物筛选	

投入准业务运行的气象集合数值天气预报是国家气象局的大型应用软件，在神威机上同时运行 32 个样本在国内尚属首次，达到世界先进水平（美国达 17 个样本，欧洲达 52 个样本）。

中科院上海药物研究所的药物分子与生物大分

子相互作用的数值模拟课题，在神威机上使用约 1/4 的资源，用 40 000 CPU 小时实现了青蒿素抗病反应过程的数值模拟，得到很好的结果。经专家审查，认为该项目已经达到国际先进水平。

计算机药物筛选软件在神威计算机系统上实现

并行化，这是国内首次将此类软件移植到高性能计算机上，使得计算机药物筛选的效率提高 100 多倍。原来需 3 个月的工作现在可在 1 日内完成，因此可大大缩短新药研究的周期。

石油地震成像系统在神威计算机上的移植和并行化工作，使三维叠前偏移这一计算量巨大的处理技术达到实用化。在神威机上用 50 h 完成了 200 km²、500 万道三维地表数据的叠前处理。同样的工作，使用 32 个 CPU 的 SGI Origin 2000 需要 900 h 以上。

中国船舶工业总公司 708 研究所 2 项研究课题分别是水面船只粘性计算和流场计算。该课题是通过计算指导船体设计，提高船舶的动力性能，在神威系统上仅用 72PE 运算十几小时即告完成。

中国科学院力学研究所的课题是湍流直接数值模拟，该项目是国家和中国科学院系统的重点科研项目，以前在国内无法计算。在神威机试算后，获得了国际领先水平的成果，并显示出神威机很好的加速比，如图 2 所示。

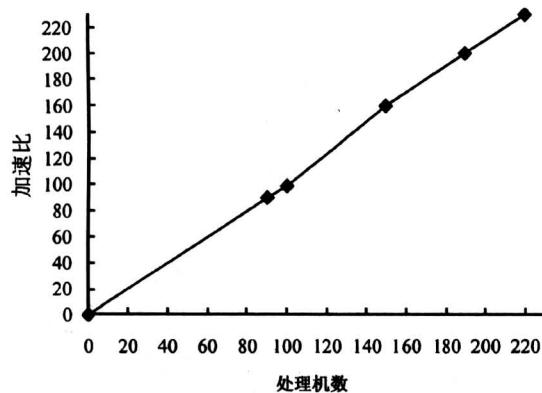


图 2 网格 200 × 435 × 200 时的加速比

Fig.2 Speedup on 200 × 435 × 200 grids

6 结语

发展科学技术的三个重要手段是理论、实验和计算。高性能计算属于计算这一范畴，在验证理论的正确和避免昂贵的实验方面有着不可替代的作用。但高性能计算机的市场需求较小，因而必须得到政府的重点扶植，一旦成熟，借助市场驱动加速其发展。

在进入新世纪之际，只有敢于面对严重的挑战，才能赢得发展的机遇。**a.** 发展高性能计算机的关键在于体系结构、逻辑设计、软件技术和并行

算法，这些方面恰恰是我国优势所在。**b.** 我国在高性能计算机的研究方面已取得了很好的成绩，基本掌握了研制高性能计算机的关键技术。**c.** 自由软件和公开源码的大趋势为我国自行开发系统软件和增强安全性提供了良好机遇。

与此同时，要大力提高我国高性能计算机的应用水平。当前，能在数百、数千个 CPU 的系统上运行的应用课题大都处于起步或尚未开发的阶段。要加强研制单位和应用单位间的沟通和协作。选好突破口，然后逐步扩展。随着我国高性能计算的应用向宽度和深度发展，高性能计算机将在更多的领域得到推广和应用。

“雄关漫道真如铁，而今迈步从头越”。我们相信，只要抓住机遇，努力拼搏，我国有能力在高性能计算机技术上赶超世界先进水平，为国民经济建设发挥重大作用。

参考文献

- [1] Anderson E, Brooks J, Grassl C, et al. Performance of the CRAY T3E multiprocessor [A]. Proceedings of SC97 [C], Nov 1997
- [2] Laudon J, Lenoski D. The SGI Origin: A cc-NUMA highly scalable server [A]. 24th Annual International Symposium on Computer Architecture [C], June 1997. 241~251
- [3] Dongarra J J, Meuer H W, Strohmaier E, et al. TOP500 supercomputer sites [DB/OL]. <http://www.netlib.org/benchmark/top500.html>, 2000-11-03
- [4] DOE. Accelerated strategic computing initiative (ASCI) program plan [DB/OL]. <http://www.llnl.gov/asci-alliances/pp/001toc.html>, 2000-09
- [5] DOE. ASCI pathforward project description [DB/OL]. <http://www.llnl.gov/asci-pathforward/pf-overview.html>, 1997-04-25
- [6] Papadopoulos J. Evolution in high-end parallel computing: SMP, Clusters and MPP Revisited [DB/OL]. <http://www.frec.bull.fr/OSBU2.0/WP.hep.html>, 1998-04-03
- [7] Garg S, et al. Achieving large scale parallelism through operating system resource management on the Intel TFLOPS supercomputer [DB/OL]. [http://developer.intel.com/technology/itj/ql1998/articles/art-3a\(b,c,...\).html](http://developer.intel.com/technology/itj/ql1998/articles/art-3a(b,c,...).html), Mar. 1998-03-20
- [8] LLNL. Parallel code support for ASCI blue-pacific [DB/OL]. <http://www.llnl.gov/asci/platforms/bluepac/parallel.html>, 2000-10-13

Trends and Key Technologies of High Performance Computers

Jin Yilian, Huang Yongqin, Chen Zuoning, Gui Yadong, Qi Fengbin

(National Research Center of Parallel Computer Engineering & Technology, Beijing 100080, China)

[Abstract] This paper focuses on the trends of high performance computers. After reviewing the history and current situation of high performance computers, key technologies of massively parallel processing (MPP) including scalability, friendliness and availability are discussed. Then SUNWAY high performance computer and its applications are briefly introduced. Finally the viewpoints on developing high performance computers in China is presented.

[Key words] massively parallel processing; system efficiency; system software; parallel compiling; scalability; availability

中国电子学会成立电磁波波速专家工作组

[本刊讯] 为跟踪国际科学界的发展,为我国电子科学技术注入新的活力,中国电子学会学术工作委员会决定在学术工作委员会下设电磁波波速专家工作组。其任务是:搜集整理有关信息,通过学术讨论会等方式作出分析研究,交流国内科学家的有关工作,定期写出报告供本会及国家有关部门参考。该专家组挂靠在中国科学院电子学研究所的“高功率微波与电磁辐射开放研究实验室”。聘请北京广播学院黄志洵教授任组长,中科院电子所宋文森研究员任副组长。2001年4月21日,举行了工作组成立会,中国电子学会副理事长沙晓教授出席会议并讲话。

同日召开了第一届电磁波波速研究学术会议。

会议听取了8个学术报告。首都师范大学耿天明教授的报告题为“超光速存在的理论依据”,认为物质可分为三类固有属性不同的形态——实物(静质量 m_0 为实数)、光($m_0=0$)、虚物(m_0 为虚数),它们不能通过加速或减速而改变形态,只能在一定条件下变换身份。虚物有奇异性,常规条件下被发现的概率低。超光速可涵盖在相对论中,亦不与因果律冲突。用“父子佯谬”批评超光速是荒唐的,相反,如实验室发现超光速存在则因果律要修正。总之,量子力学是支持超光速的。北京广播学院黄志洵教授的报告题为“负能量问题——超光速研究的重要方向”,指出自从P.Dirac的负能态理论提出,到现在负能已不再是计算中的辅助手段,而已成为实在的物理概念,用在宇宙学研究、Casimir力测量、零点能探索、超光速研究等领域。首都师范大学沈京玲副教授报告了“超慢光速研究的进展”,介绍了EIT(电磁诱导透明)技术,用nK级温度钠原子气减慢光速,用热(360K)铷原子气减慢光速,使光速停下并储存起来等国外高科技的情况,指出这些进展与超光速、量子相干通信研究有关。今年1月PRL连续两期刊发了“零光速”文章,谈到用EIT使光脉冲停止,其中就包含了“负群速”问题,值得注意。信息产业部电子12所邬显平研究员报告了“传输系统特性对电磁波波速测量的影响”,他指出,我们对相对论的正确态度是改善而不是推翻;此外,对已公布的超光速实验或我们计划做的实验要严格检查、监控、分析;光既是粒子又是波,无人能做单光子测速实验,只能做脉冲传播速度实验,脉冲频谱复杂将给实验带来问题。……此外,军事医科学院焦克芳研究员报告了“对王力军超光速实验的思考”。UTStarcom公司(中国)高山高级工程师报告了“实现信息超光速传输的一种可能途径”。北京石油化工学院董晋曦教授报告了“对光速不变性原理的思考”。北京大学陈徐宗教授报告了“超光速、超慢光速研究中的若干问题”。

在讨论中,中科院电子所宋文森研究员认为,光既是最简单的又是最复杂的;对光本质的认识、研究过程永远不会停止和枯竭,并且意义重大。中国计量院沈乃澈研究员认为,爱因斯坦狭义相对论中包含光速不变、光速不可超越这两点,但他在1955年去世;1960年发明了激光,目前有的实验是用受激辐射增益介质做的,未来,突破他的框架是有可能的。中国科学家应力争在5年内做出些成绩来,“电磁波波速工作组”的成立是个有利条件。清华大学李宗谦教授说,本次会议气氛热烈,学术交流收获很大;目前麦克斯韦方程组也面临改进问题,要深入探索;一些基础实验,即便未做成功,失败了,也会有副产品,会有新收获、新认识。北京广播学院司重生教授说,爱因斯坦理论即使面对宏观世界也已出现一些困难,如黑洞方面;他的理论没有负物质、负能量的考虑,这些都是在他以后的发展。

波速工作组组长黄志洵教授说,亘古以来,谁曾想过人类能使光在原来速度(真空中光速c)的基础上加快,或者大大变慢甚至完全停下来不再运行?谁曾想过光的折射角度可以与Snell定律的方向相反?但是,这些事情在世纪之交的时候都实现了。自然的神秘和人类智慧的奇妙令人惊叹不已。在这种形势下中国科学家要有时代感、紧迫感;要争取实验经费方面获得支持,做出创新的工作,才无愧于作为伟大中华民族的一员。